PipeARS AEC 卡关键字表

版本信息

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  |  |  |  |
|  |  |  |  |  |
| **2013/5/21** | **阙开良** | **创建v0.1版本** |  |  |

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| 序号 | 分类 | 名称 | 大小（Words） | 读/写 | 地址空间（Bar2） | 备注 |
| 1 |  | 版本信息 | 1 | R | 0 |  |
| 2 |  | 系统复位信号 | 1 | R/W | 2 | Bit[0]=1-------复位  Bit [0]=0-------正常 |
| 3 |  | 特征缓冲区数据复位命令 | 1 | R/W | 4 | Bit [0]=1-------复位  Bit [0]=0-------正常  读完一个缓冲区后必须复位  不用 |
| 4 |  | 监视数据复位命令 | 1 | R/W | 6 | Bit [0]=1-------复位  Bit [0]=0-------正常  读完一个监视数据后必须复位 |
|  |  | 监视数据硬通道选择寄存器 | 1 | R/W | 8 | Bit[3..0]为有效位  0----ch1 BE  1----ch1 FE  2----ch2 BE  3----ch2 FE….  14----ch8 BE  15--- ch8 FE |
|  |  | 监视数据软通道选择寄存器 | 1 | R/W | A | Bit[1..0]为有效位  0----ch1  1----ch2  2----ch3  3----ch4…. |
|  |  | 监视通道数据有效标志寄存器 | 1 | R | C | Bit[0]=1 有效  在读取监视通道数据前必须判断数据是否有效，只有在有效的情况下才能读取，读完后复位清除 |
|  |  | 监视通道闸门I内最大幅值时间 | 1 | R | E |  |
|  |  | 监视通道闸门I内最大幅值 | 1 | R | 10 |  |
|  |  | 监视通道闸门A内最大幅值时间 | 1 | R | 12 |  |
|  |  | 监视通道闸门A内最大幅值 | 1 | R | 14 |  |
|  |  | 监视通道闸门B内最大幅值时间 | 1 | R | 16 |  |
|  |  | 监视通道闸门B内最大幅值 | 1 | R | 18 |  |
|  |  | 监视通道闸门I2内最大幅值时间 | 1 | R | 1A |  |
|  |  | 监视通道闸门I2内最大幅值时间 | 1 | R | 0x1c |  |
|  |  | 卡自检结果 | 1 | R/W | 0x1E | Bit[0]=1-------正常，绿灯  Bit [0]=0-------异常，红灯 |
|  |  | 监视通道采样间隔RAM | 512 | W | 0x00400-0x007FF | 最低8位有效 |
|  |  | 监视通道采样数据RAM | 512 | R | 0x00800-0x00BFF |  |
|  |  | 系统自检SRAM | 512 | R/W | 0x00C00-0x00FFF |  |
|  |  | LocalBus交换数据RAM | 256 | R | 0x00200-0x003FF |  |
|  |  | 特征数据缓冲区数据标志位复位寄存器 | 1 | R/W | 0x10000 | Bit[0]=1-------复位  Bit [0]=0-------正常 |
|  |  | 特征数据缓冲区数据有效标志寄存器 | 1 | R | 0x10002 | Bit[0]=1-------有效  Bit [0]=0-------无效 |
|  |  | 特征数据缓冲区数据buffer序号标志寄存器 | 1 | R | 0x10004 | Bit[1：0]=1 ----buffer 1  Bit[1：0]=2 ----buffer 2 |
|  |  | 特征数据缓冲区1 | 32K |  | 0x20000-0x1FFFF |  |
|  |  | 特征数据缓冲区2 | 32K |  | 0x30000-0x2FFFF |  |
|  |  | 硬通道1基地址 |  |  | 0x01000 |  |
|  |  | 软通道1基地址 |  |  | 0x01000 |  |
|  |  | 软通道1配置参数基地址 | 64 | R/W | 0x 01200-0x0123F |  |
|  |  | 软通道1通道A增益 | 1 | R/W | 0x 01200 | 低8位有效，通常设置为625mV |
|  |  | 软通道1通道B增益 | 1 | R/W | 0x 01202 | 低8位有效，通常设置为625mV |
|  |  | 软通道1通道C增益 | 1 | R/W | 0x 01204 | 低8位有效， |
|  |  | 软通道1通道D增益 | 1 | R/W | 0x 01206 | 低8位有效， a,b,c,d需要确认配置情况 |
|  |  | 软通道1通道伤波和底波增益差 | 1 | R/W | 0x 01208 | 低8位有效， |
|  |  | 软通道1 TCG使能寄存器 | 1 | R/W | 0x 0120A | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1底波闸门I使能寄存器 | 1 | R/W | 0x 0120C | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1底波闸门I闸门起始值 | 1 | R/W | 0x 0120E |  |
|  |  | 软通道1底波闸门I闸门宽度 | 1 | R/W | 0x 0120 |  |
|  |  | 软通道1底波闸门I闸门幅度 | 1 | R/W | 0x 01212 |  |
|  |  | 软通道1底波闸门A使能寄存器 | 1 | R/W | 0x 01214 | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1底波闸门A闸门起始值 | 1 | R/W | 0x 01216 |  |
|  |  | 软通道1底波闸门A闸门宽度 | 1 | R/W | 0x 01218 |  |
|  |  | 软通道1底波闸门A闸门幅度 | 1 | R/W | 0x 0121A |  |
|  |  | 软通道1底波闸门B使能寄存器 | 1 | R/W | 0x 0121C | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1底波闸门B闸门起始值 | 1 | R/W | 0x 0121E |  |
|  |  | 软通道1底波闸门B闸门宽度 | 1 | R/W | 0x 01220 |  |
|  |  | 软通道1底波闸门B闸门幅度 | 1 | R/W | 0x 01222 |  |
|  |  | 软通道1底波闸门I2使能寄存器 | 1 | R/W | 0x 01224 | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1底波闸门I2闸门起始值 | 1 | R/W | 0x 01226 |  |
|  |  | 软通道1底波闸门I2闸门宽度 | 1 | R/W | 0x 01228 |  |
|  |  | 软通道1底波闸门I2闸门幅度 | 1 | R/W | 0x 0122A |  |
|  |  | 软通道1底波延时 | 1 | R/W | 0x 0122C |  |
|  |  | 软通道1底波中值 | 1 | R/W | 0x 0122E | 通常为511 |
|  |  | 软通道1底波检波模式 | 1 | R/W | 0x 01230 | 1. 全波 2. 正半波 3. 负半波   默认全波 |
|  |  | 软通道1底波抑制 | 1 | R/W | 0x 01232 |  |
|  |  | 软通道1伤波闸门I使能寄存器 | 1 | R/W | 0x 01234 | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1伤波闸门I闸门起始值 | 1 | R/W | 0x 01236 |  |
|  |  | 软通道1伤波闸门I闸门宽度 | 1 | R/W | 0x 01238 |  |
|  |  | 软通道1伤波闸门I闸门幅度 | 1 | R/W | 0x 0123A |  |
|  |  | 软通道1伤波闸门A使能寄存器 | 1 | R/W | 0x 0123C | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1伤波闸门A闸门起始值 | 1 | R/W | 0x 0123E |  |
|  |  | 软通道1伤波闸门A闸门宽度 | 1 | R/W | 0x 01240 |  |
|  |  | 软通道1伤波闸门A闸门幅度 | 1 | R/W | 0x 01242 |  |
|  |  | 软通道1伤波闸门B使能寄存器 | 1 | R/W | 0x 01244 | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1伤波闸门B闸门起始值 | 1 | R/W | 0x 01246 |  |
|  |  | 软通道1伤波闸门B闸门宽度 | 1 | R/W | 0x 01248 |  |
|  |  | 软通道1伤波闸门B闸门幅度 | 1 | R/W | 0x 0124A |  |
|  |  | 软通道1伤波闸门I2使能寄存器 | 1 | R/W | 0x 0124C | Bit[0]=1-------有效  Bit [0]=0-------无效  上电默认无效 |
|  |  | 软通道1伤波闸门I2闸门起始值 | 1 | R/W | 0x 0124E |  |
|  |  | 软通道1伤波闸门I2闸门宽度 | 1 | R/W | 0x 01250 |  |
|  |  | 软通道1伤波闸门I2闸门幅度 | 1 | R/W | 0x 01252 |  |
|  |  | 软通道1伤波延时 | 1 | R/W | 0x 01254 |  |
|  |  | 软通道1伤波中值 | 1 | R/W | 0x 01256 | 通常为511 |
|  |  | 软通道1伤波检波模式 | 1 | R/W | 0x 01258 | 1. 全波 2. 正半波 3. 负半波   默认全波 |
|  |  | 软通道1伤波抑制 | 1 | R/W | 0x 0125A |  |
|  |  | 软通道1 TCG曲线寄存器 | 256 | W | 0x01400-0x15FF |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |
|  |  | 硬通道2基地址 |  |  | 0x02000 |  |
|  |  | 硬通道3基地址 |  |  | 0x03000 |  |
|  |  | 硬通道4基地址 |  |  | 0x04000 |  |
|  |  | 硬通道5基地址 |  |  | 0x05000 |  |
|  |  | 硬通道6基地址 |  |  | 0x06000 |  |
|  |  | 硬通道7基地址 |  |  | 0x07000 |  |
|  |  | 硬通道8基地址 |  |  | 0x08000 |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |